

# 液晶显示模块使用手册

版本: 1.0

**型号: JRD240128-5D 系列**

选 配 件 说 明	
液晶片	<input type="checkbox"/> 常温 (0~50℃) <input type="checkbox"/> 宽温 (-20~+70℃) <input type="checkbox"/> 超宽温 (-30~+80℃)
	<input type="checkbox"/> 黄绿模 <input type="checkbox"/> 蓝模 <input type="checkbox"/> 灰模 <input type="checkbox"/> 黑白模
背 光	<input type="checkbox"/> LED 白光 <input type="checkbox"/> LED 翡翠绿光 <input type="checkbox"/> LED 蓝光 <input type="checkbox"/> EL 白光 <input type="checkbox"/> EL 蓝光 <input type="checkbox"/> CCFL
负压电路	<input type="checkbox"/> 板载负压 <input type="checkbox"/> 不带负压
EL 逆变器	<input type="checkbox"/> 配备 <input type="checkbox"/> 板载 <input type="checkbox"/> 不配备
CCF 逆变	<input type="checkbox"/> 配备 <input type="checkbox"/> 不配备

## 一. 概述

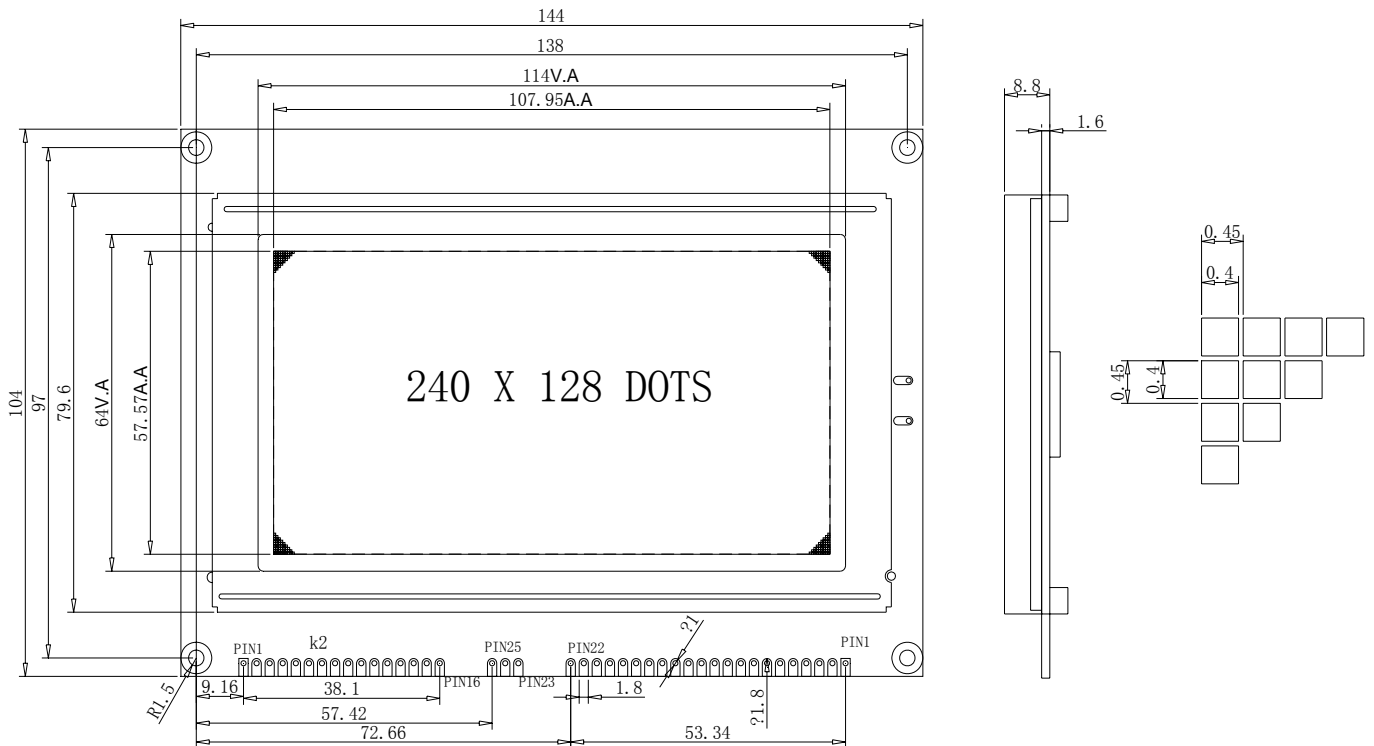
JRD240128-5D 是一种图形点阵液晶显示器。它主要采用动态驱动原理由行驱动—控制器和列驱动器两部分组成了 320(列) × 240(行)的全点阵液晶显示。此显示器内含了硬件字库,编程模式简洁方便,为项目开发节约了宝贵的成本和时间。此显示器采用了 COB 的软封装方式,通过导电橡胶和压框连接 LCD,使其寿命长,连接可靠。

## 二. 特性

1. 工作电压为+3V - 5V, 自带驱动 LCD 所需的负电压;
  - ◆ 内建 7602 个常用简体字库, 国家标准 GB 码字库;
  - ◆ 内建对比度调节电路, 可软件设置对比度;
  - ◆ 内建多组半宽字符(ASCII 码), 方便编程;
  - ◆ 内建粗体字型 and 行距设定;
  - ◆ 提供显示屏幕水平卷动和垂直拖动功能;
  - ◆ 提供单个字符反白显示和 N 行反白显示;
  - ◆ 提供简单 4 级灰度显示功能;
  - ◆ 提供中英文对齐/不对齐功能;
  - ◆ 提供触摸屏控制功能;
2. 全屏幕点阵, 点阵数为 320(列) × 240(行), 可显示 20(列) × 15(行)个(16 × 16 点阵)汉字, 也可完成图形, 字符的显示。
3. 与 CPU 接口采用 5 条位控制总线和 8 位并行数据总线输入输出, 可适配 Intel18080 时序或者 M6800 时序;
4. 内部有显示数据锁存器;
5. 简单的操作指令, 每个指令为一个寄存器, 写入数值即相当于指令输入。

### 三. 外形尺寸

#### 1. 外形尺寸图



#### 2. 主要外形尺寸

### MECHANICAL DATA

Item	Max.	Unit
Module Size (W X H X T)	144.0 X 104.0 X 14.0	mm
Viewing Area (W X H)	114.0 X 64.0	mm
Dot Pitch (W X H)	0.45 X 0.45	mm
Dot Size (W X H)	0.40 X 0.40	mm
View Angle	6 or 12 O'Clock	

### 四. 硬件说明

#### 1. 引脚特性

## 3 接口定义 J1 接口定义

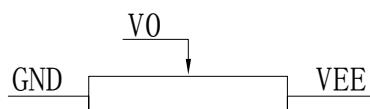
1	FG	Frame ground
2	VSS	Power Ground
3	VCC	Power positive
4	V0	Negative Volt Adjust
5	WR	Write Signal
6	RD	Read Signal
7	CS	Chip Select
8	RS	H:Data L:Instruction Code
9	BUS	Busy signal
10	RST	Reset Signal
11	DB0	Data bus [0-7] There state I/O common terminal
12	DB1	
13	DB2	
14	DB3	
15	DB4	
16	DB5	
17	DB6	
18	DB7	
20	VOUT	Negative Volt Output
21	BLA	Backlight Anode (5v)
22	BLK	Backlight Cathode (0v)
23	BLA	Backlight Anode (5v)
25	BLK	Backlight Cathode (0v)

**注意：****1、BLA（背光控制脚）：**

在使用 LED 型背光时，作为 LED 背光电源正，板载降压电阻，可直接供给 5V，LED 背光的负极被接到 GND（地）。

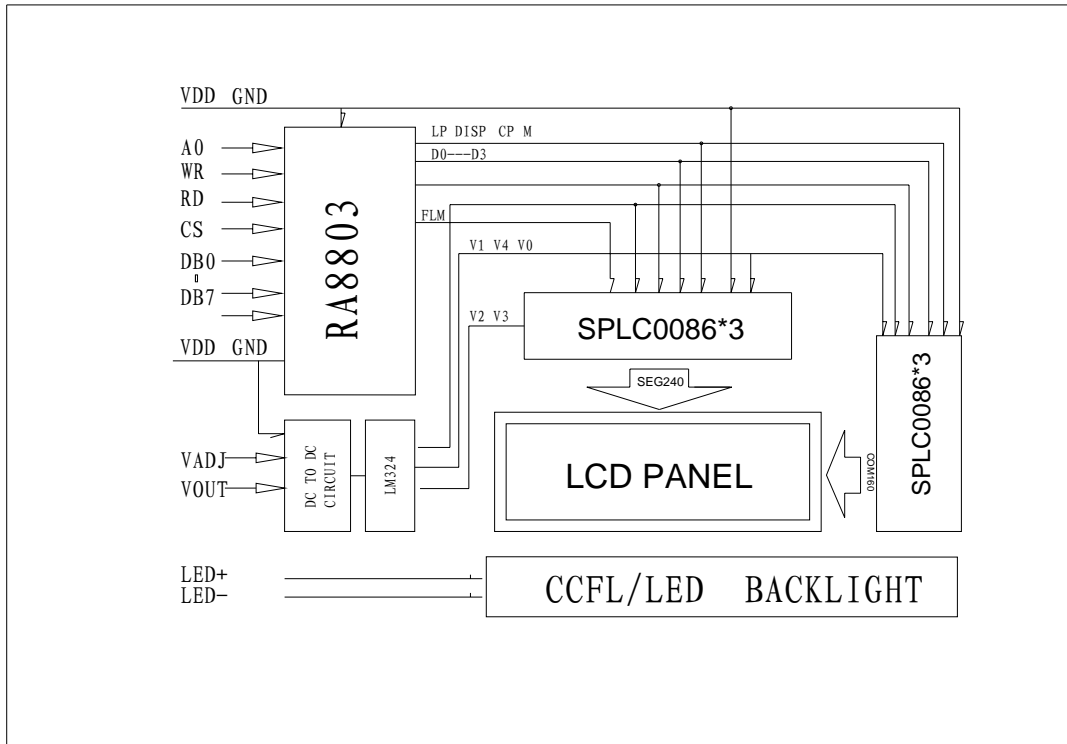
**2、V0 VEE（板载负压）**

本显示器可以通过软件调节正压来实现对比度的软件调节，外部同时可以使用可调电阻来调节。若板载正压电路，客户使用外部电位器调节，接到 V0 和 VEE，先调节电位器到一个合适值，再通过软件调节来实现调节对比度。若外部提供正压，则外供正压输入到 VEE 脚，且也需要外接一个可调电阻，接法如图：



## 2. 原理图

### BLOCK DIAGRAM



### 3. 最大工作范围

- 1、逻辑工作电压 (Vcc): 4.5~5.5V
- 2、电源地 (GND): 0V
- 3、LCD 驱动电压 (Vop): +14.5V
- 4、输入电压: 0~Vcc
- 5、工作温度 (Ta): 0~50℃ (常温)
- 6、保存温度 (Tstg): -20~+60℃

### 4. 电气特性 (测试条件 Ta=25, Vdd=5.0+/-0.25V)

- 1、输入高电平 (Vih): 3.5Vmin
- 2、输入低电平 (Vil): 0.55Vmax
- 3、输出高电平 (Voh): 3.75Vmin
- 4、输出低电平 (Vol): 1.0Vmax
- 5、模块工作电流: 30mA max (注: 不开背光的情况下)
- 6、侧黄绿光工作电流: 150mA max (注: BLA=5V, BLK=0V)

## 五: 模块主要硬件构成说明:

### 1. 指令寄存器总表

Reg. No	Reg. Name	R/W	D7	D6	D5	D4	D3	D2	D1	D0	Default Data
00h	WLCR	R/W	PW1	PW0	SR		CG	DP	DK	DV	C9h
01h	MISC	R/W		CKN		PLR			CKB1	CKB0	F0h
02h	APSR	R/W			SP1	SP0	OAR		SRFS		10h
03h	ADSR	R/W					DADR	AUCM	AUSG	SGCM	80h
10h	WCCR	R/W	ARI	ALG	WDI	WBC	AWI	CP	CK	CSD	6Fh
11h	DWLR	R/W	CR3	CR2	CR1	CR0	DY3	DY2	DY1	DY0	22h
12h	MAMR	R/W	GIM	RM2	RM1	RM0	OP1	OP2	WM1	WM0	91h
20h	AWRR	R/W			X5	X4	X3	X2	X1	X0	27h
21h	DWRR	R/W			A5	A4	A3	A2	A1	A0	27h
30h	AWBR	R/W	Y7	Y6	Y5	Y4	Y3	Y2	Y1	Y0	EFh
31h	DWBR	R/W	B7	B6	B5	B4	B3	B2	B1	B0	EFh
40h	AWLR	R/W			SS5	SS4	SS3	SS2	SS1	SS0	00h
41h	DWLR	R/W			C5	C4	C3	C2	C1	C0	00h
50h	AWTR	R/W	SC7	SC6	SC5	SC4	SC3	SC2	SC1	SC0	00h
51h	DWTR	R/W	D7	D6	D5	D4	D3	D2	D1	D0	00h
60h	CPXR	R/W			RS5	RS4	RS3	RS2	RS1	RS0	00h
61h	BGSG	R/W			DS5	DS4	DS3	DS2	DS1	DS0	00h
70h	CPYR	R/W	RC7	RC6	RC5	RC4	RC3	RC2	RC1	RC0	00g
71h	BGCM	R/W	CB7	CB6	CB5	CB4	CB3	CB2	CB1	CB0	00h
72h	EDCM	R/W	CD7	CD6	CD5	CD4	CD3	CD2	CD1	CD0	EFh
80h	BTMR	R/W	BT7	BT6	BT5	BT4	BT3	BT2	BT1	BT0	33h
81h	FRCA	R/W	FA7	FA6	FA5	FA4	FA3	FA2	FA1	FA0	00h
90h	SCCR	R/W	CK7	CK6	CK5	CK4	CK3	CK2	CK1	CK0	04h
91h,	FRCB	R/W	FB7	FB6	FB5	FB4	FB3	FB2	FB1	FB0	00h
A0h	INTR	R/W	INK	INT	INX	INY	MSK	MST	MSX	MSY	00h
A1h	KSCR	R/W	KEN	KSZ	KDT1	KDT0		KF2	KF1	KF0	00h
A2h	KSDR	RO	KS7	KS6	KS5	KS4	KS3	KS2	KS1	KS0	00h
A3h	KSER	RO	KD7	KD6	KD5	KD4	KD3	KD2	KD1	KD0	00h
B0h	INTX	R/W			IX5	IX4	IX3	IX2	IX1	IX0	27h
B1h	INTY	R/W	IY7	IY6	IY5	IY4	IY3	IY2	IY1	IY0	EFh
C0h	TPCR	R/W	AZEN	AZOE		AUTO	AS3	AS2	AS1	AS0	00h
C1h	TPSR	R/W	ARDY	ADET	1		AF1	AF0			0Fh
C8h	TPXR	RO	TPX9	TPX8	TPX7	TPX6	TPX5	TPX4	TPX3	TPX2	00h
C9h	TPYR	RO	TPY9	TPY8	TPY7	TPY6	TPY5	TPY4	TPY3	TPY2	00h
CAh	TPZR	RO	TPX1	TPX0			TPY1	TPY0			00h
D0h	LCCR	R/W	DZEN			DAC4	DAC3	DAC2	DAC1	DAC0	8Fh
E0h	PNTR	R/W	FD7	FD6	FD5	FD4	FD3	FD2	FD1	FD0	00h
F0h	FNCR	R/W	TNS	BNK	RM1	RM0	FDA	ASC	ABS1	ABS0	92h
F1h	FVHT	R/W	FH1	FH0	FV1	FV0	1	1	1	1	0Fh

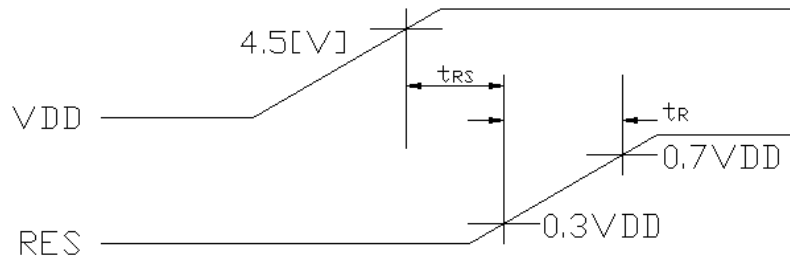
## 六: 时序图:

显示器在上电之后要先对整个模块进行一次复位,即在 RESET 脚加一个低电平一段时间 (JRD240128-5D 复位时间需要的较长,建议 500 毫秒),然后拉高到高电平,再开始对模块进

行初始化等操作。

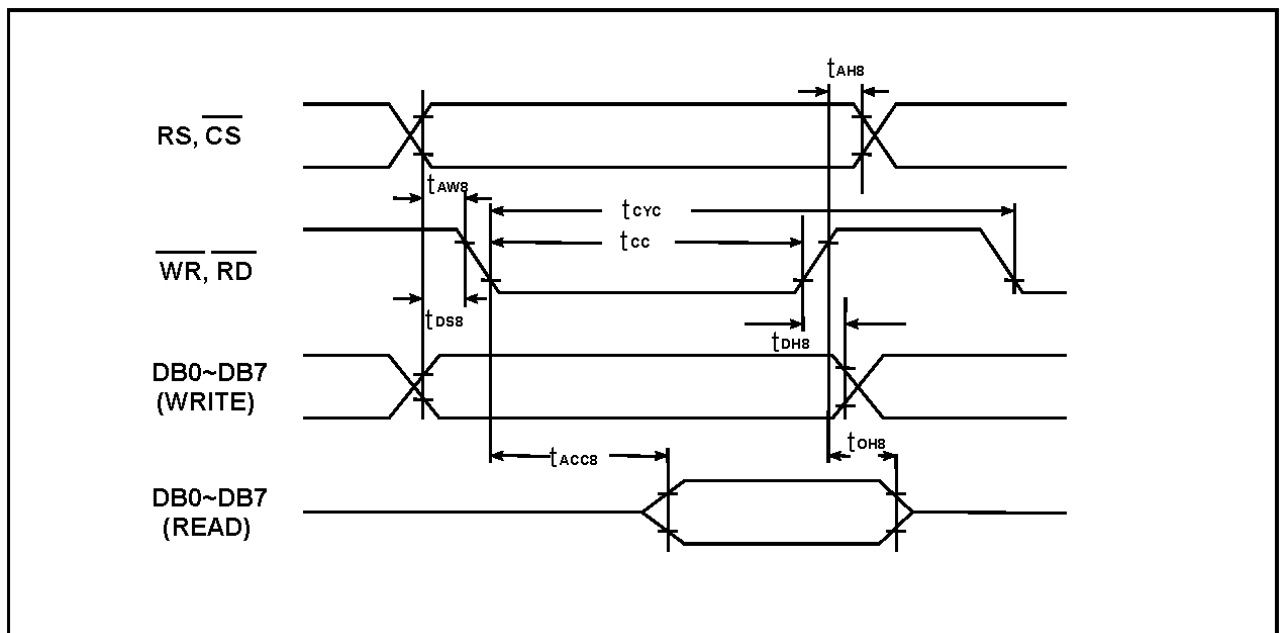
始化条件:

项目	名称	最小值	标准值	最大值	单位
Reset Time	$t_{RS}$	100.0	-	-	ms
Rise Time	$t_R$	-	-	200	ns



JRD240128-5D 支持 Intel8080 时序和 M6800 时序。RS 为 “L” 时表示对缓存器下命令，也就是对 JRD240128-5D 的指令寄存器进行读写的动作 (Register Access Cycle)，而 RS 为 “H” 时表示对 Display RAM 进行 Data 读写的动作 (Data Access Cycle)。不论是 8080 或 6800，“RS” Pin 通常接到 MCU 的 Address Pin “A0”，8080 系列 MCU 与 6800 最大的不同是 Read、Write 的控制信号是分开的，RD 为 Low 时是进行读取动作，WR 为 Low 时是进行写入动作，至于读写的目的地则由 RS 决定。

下图表示如果是对指令寄存器进行读取动作，MCU 必须透过数据总线先送出指令寄存器的地址，然后才能在数据总线上读取寄存器的数据，如果是对指令寄存器进行写入动作，MCU 必须透过数据总线先送出指令寄存器的地址，然后再送出要写入的数据。当 8080 MCU 对 JRD240128-5D Display RAM 进行数据的读取动作，MCU 能直接在数据总线上读取 Display RAM 的数据，如果 8080 MCU 对 Display RAM 进行数据的写入动作，MCU 则直接在数据总线上送出要写入的数据。



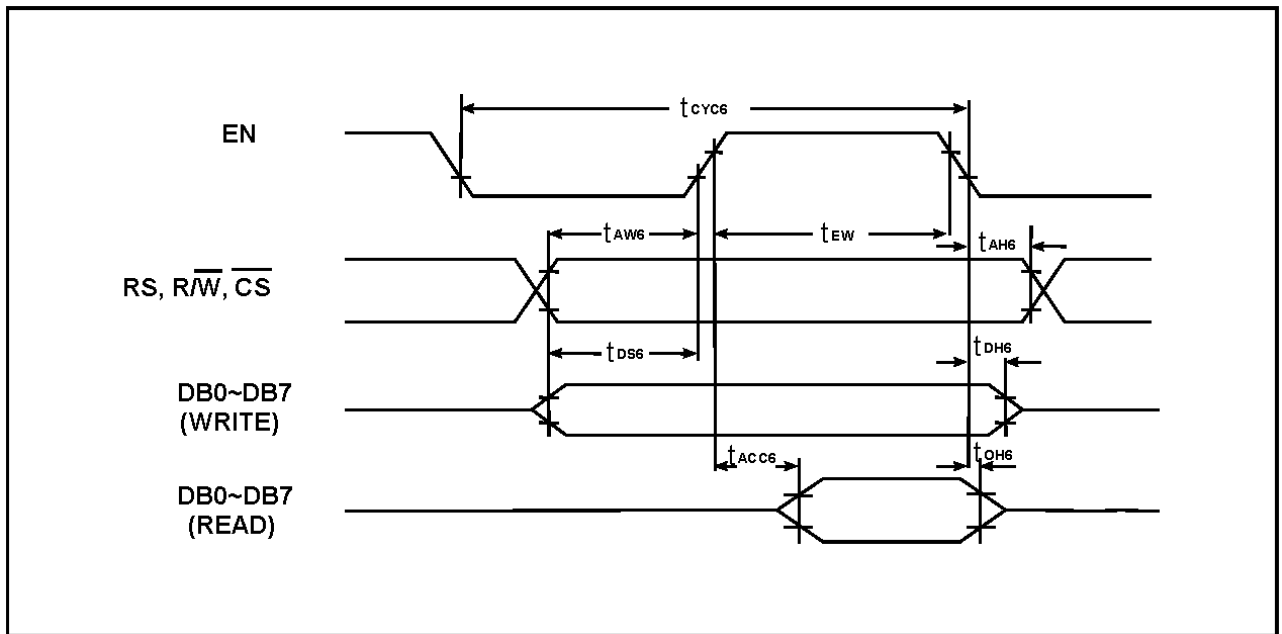
8080 MCU 对 JRD240128-5D 寄存器/Data 进行读取/写入动作

Signal	Symol	Parameter	Rating	Unit	Condition
--------	-------	-----------	--------	------	-----------

			Min	Max		
RS,CS#	t <sub>AH8</sub>	Address hold time	10	--	ns	System Clock: 8MHz Voltage: 3.3V
	t <sub>Aw8</sub>	Address setup time	63	--	ns	
WR# , RD#	t <sub>cYC8</sub>	System cycle time	800	--	ns	
	t <sub>cc8</sub>	Strobe pulse width	400	--	ns	
DB0 to DB7	t <sub>ds8</sub>	Data setup time	63	--	ns	
	t <sub>dH8</sub>	Data hold time	10	--	ns	
	t <sub>acc8</sub>	RD access time	--	330	ns	
	t <sub>oH8</sub>	Output disable time	10	--	ns	

JRD240128-5D 无法同时接受6800 及8080 的控制信号，因此在MCU 的接口上，某些脚位上会因为使用者选择不同的MCU 而有不同的定义，例如脚位RD#(EN)，当使用者选择的MCU 接口为8080 时是定义成RD#，而选择6800 MCU 时是定义为EN。而脚位WR#(R/W#)，当使用者选择的MCU 接口为8080 时是定义成WR#，而选择6800 MCU 时是定义为R/W#。

下图表示如果是6800 MCU 对JRD240128-5D的指令寄存器进行读取动作，MCU 必须透过数据总线先送出缓存器的地址，然后才能在数据总线上读取缓存器的数据，如果是对缓存器进行写入动作，MCU 必须透过数据总线先送出缓存器的地址，然后再送出要写入的数据。当6800MCU 对JRD240128-5D Display RAM 进行数据的读取动作，MCU 能直接在数据总线上读取Display RAM 的数据，如果6800 MCU 对Display RAM 进行数据的写入动作，则MCU 直接在数据总线上送出要写入的数据。



6800 MCU 对 JRD240128-5D 寄存器/Data 进行读取/写入动作

Signal	Symol	Parameter	Rating		Unit	Condition
			Min	Max		
A0, RW# CS#	t <sub>AH6</sub>	Address hold time	10	--	ns	System Clock: 8MHz
	t <sub>Aw6</sub>	Address setup time	63	--	ns	



	t <sub>CYC6</sub>	System cycle time	800	--	ns	Voltage: 3.3V
DB0 toDB7	t <sub>DS6</sub>	Data setup time	400	--	ns	
	t <sub>DH6</sub>	Data hold time	63	--	ns	
	t <sub>ACC6</sub>	access time	10	--	ns	
	t <sub>OH6</sub>	Output disable time	--	330	ns	
EN	t <sub>EW6</sub>	Enable pulse width	10	--	ns	

## 七. 软件说明

### 1. MCU驱动程序说明

下面列举一些简单的程序说明一下JRD240128-5D的指令或者数据读写方式，这些程序都是以C51编写的，浅显易懂，也非常容易转换成其他语言。

NO.	RS	6800	8080		DB0-DB7	Function
		R/W#	RD#	WR#		
①	1	1	0	1	xxh	Read Display Data
②	1	0	1	0	Hight Byte →Low Byte	Write Display Data (中文汉字) 步骤②必须作两次，第一次写入中文字内码的高字节位，第二此再写入低字节位
③	1	0	1	0	xxh	Write Display Data (英文,ASCII) 步骤③只须作一次，直接写入英文字型码或ASCII码
④	1	0	1	0	xxh	Write Display Data (图形模式)
⑤	0	0	1	0	Address	当要读取某指令寄存器状态(Read Status)必须完成两项步骤： 先步骤⑤→后步骤⑥，才可以读取状态
⑥	0	1	0	1	Status	
⑦	0	0	1	0	Address	当要写入控制命令到某指令寄存器必须要完成两项步骤： 先步骤⑦→后步骤⑧，才可以写入控制命令到指定的寄存器
⑧	0	0	1	0	Command	

⑤  
⑦  
⑦  
两步里面提到的 Address 即是指令寄存器总

表里面的Reg.NO，要写入指令到指定的指令寄存器需要先写入该指令寄存器的地址，也就是编号，然后再写入指令字。读取相应的指令寄存器的步骤也是一样。写指令寄存器的地址的时序（也就是子程序）和写入控制指令字的是一样的。

例1. REG [00h] = #CDH  
 WriteReg(0x00); //选择LCD Controller Register (WLCR)  
 WriteReg(0xCD); //写入" 0xCD" 到WLCR指令寄存器  
 //本手册后面附带的完整示例程序中，写指令是两个参数一起写

例2. REG [E0h] = #5AH  
 WriteReg(0xE0); //选择Pattern Data Register (PNTR)  
 WriteReg(0x5A); //写入" 0x5A" 到PNTR指令寄存器

## 例3. LCD显示“啊”字

WriteData(0xB0); //先写入“啊”的内码(B0A1)的高字节

WriteData(0xA1); //先写入“啊”的内码(B0A1)的低字节

## 2. 各相关指令寄存器的功能说明

以下是各个相关指令寄存器的详细说明和解释，请参考本手册最后的示例程序。

REG [00h] Whole Chip LCD Controller Register (WLCR)

Bit	Description	Text/Graph	Default	Access
7-6	<b>电源模式(Power Mode)</b> 11: 正常模式(Normal Mode) RA8803/8822 的所有功能都可以使用(Available)。 00: 关闭模式(Off Mode) 除了唤醒(Wake-Up)电路工作外，其它功能都被禁止。当 Wake-Up 电路被触发，JRD240128-5D 将回复至正常模式。	--	3h	R/W
5	<b>软件重置</b> 所有缓存器回到初始值，但是RAM 的内容不会被清除。 1: 重置所有缓存器 0: 正常模式，平常应保持为“0”	--	0h	R/W
4	保留	--	0h	R/W
3	<b>选择显示工作模式</b> 1: 文字模式，写入的数据会被视为是GB/BIG/ASCII 等字码。 0: 绘图模式，写入的数据会被视为是Bit-Map 的模式。	--	1h	R/W
2	<b>设定屏幕显示为开启或关闭</b> 此位用来控制连接到LCD 驱动器接口的“DISPOFF” 讯号 1: “DISPOFF” 讯号输出High(屏幕开启) 0: “DISPOFF” 讯号输出Low(屏幕关闭)	Text/Graph	0h	R/W
1	<b>闪烁模式选择</b> 1: 整个屏幕闪烁，闪烁时间可由缓存器BTMR 来设定 0: 正常显示，不闪烁	Text/Graph	0h	R/W
0	<b>屏幕反白模式选择</b> 1: 正常显示，不反白 0: 屏幕全反白， DDRAM里面内容全部反相	Text/Graph	1h	R/W

## REG[00h] bit3 = 1

JRD240128-5D 的文字模式可以支持全角(中文或英文)及半角(英文)的显示，全角文字是以16x16 的点矩阵组成，半角文字是8x16 的点矩阵组成，如图5-1所示，图是全角(中文)及半角(英文) 文字的混和显示

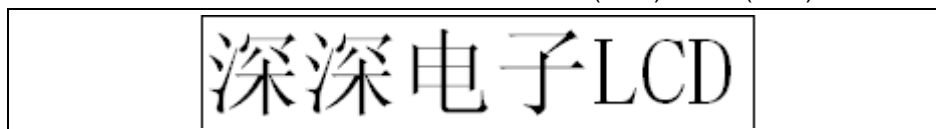


图5-1: 全角与半角文字的混和显示

JRD240128-5D 的中文显示方式与传统的LCD Controller 不同, 传统的LCD Controller 是在绘图模式下, 以 Bit-Map 的方式去绘出中文, JRD240128-5D 的中文显示方式则是在文字模式, 直接输入中文字码(GB 或BIG5 码), 就可以在光标所在位置显示中文。因为中文字码占两个Byte, 所以如果MCU 接口是8-Bit, 则MCU 必须分两次将中文字内码(High Byte & Low Byte) 写入JRD240128-5D, 而英文或数字码只占一个Byte, 因此只要将内码一次写入JRD240128-5D 既可。JRD240128-5D 支持之最大显示像素范围为320x240 点, 若以显示文字为例, 全角字型即是 15行x20 列, 半角字型则可以显示到15 行x40 列。表5-1 为图5-2 所示之全角(中文)与半角文字的字型内码, 下面例题程序就是说明如何显示图5-1 的画面。

显示字型	字型内码
深	C9EE
深	C9EE
电	B5E7
子	D7D3
L	4CH
C	43H
D	44H

表 5-1

程序示例:

```
WriteData(0XC9); //先写入“深”的内码(C9EE)的高字节
WriteData(0XEE); //先写入“深”的内码(C9EE)的低字节
WriteData(0XB5); //先写入“电”的内码(B5E7)的高字节
WriteData(0XE7); //先写入“电”的内码(B5E7)的低字节
```

其实真正写程序时候不需要这么麻烦, 不需要去查找没一个汉字的汉字内码, 因为一般的编译器都支持直接编译汉字, 编译的时候就把汉字当作内码处理了, 比如KeilC编译的时候, 显示图5-1只需要如下一条语句:

```
PutStr("JRD240128-5D");//PutStr子函数请参口本手册后面的示例程序
```

**REG[00h] bit3 = 0**

JRD240128-5D则进入绘图模式, 按照bitmap的映射显示图形, 这个和传统的LCD显示器一样, 这里就不多做说明, 可以参考本手册后面的示例程序;

**REG[00h] bit0**

此项设置是让全屏幕反相显示, 如图5-2:

正显

反显

图5-2 REG[00h] bit0 = 1

REG[00h] bit0 = 0

**注: 后面为了手册制作方便, 插入的图片都是直接调用的繁体字的插图, 原理是相同的。**

**REG[00h] bit1**

此功能就是上面反白功能的扩展利用, 即利用全屏反白显示实现屏幕的闪烁。闪烁频率相当于反白显示和不反白显示之际的时间间隔。

**REG [01h] Misc. Register (MISC)**

Bit	Description	Default	Access
7	保留	1h	R/W
6	CLK_OUT 致能控制 1: 致能 0: 禁能 (此功能与使用无关, 可禁止掉)	1h	R/W

5	保留	1h	R/W
4	设定中断 (INT)/ BUSY 的触发准位 1: 设定高电位触发动作 0: 设定低电位触发动作	1h	R/W
3-2	保留	0h	R/W
1-0	系统时钟选择 0 0: 3MHz          0 1: 4MHz 1 0: 8MHz          1 1: 12MHz	0h	R/W

系统时钟一般选择4MHz或8 MHz, CLK\_OUT对用户没有作用。

### REG [02h] Advance Power Setup Register (APSR)

Bit	Description	Default	Access
7-6	保留	0h	R/W
5-4	设定ROM / RAM 的读取速度 0 0: Speed0 (30ns@Vdd=3.3V) 0 1: Speed1 (60ns@Vdd=3.3V) 1 0: Speed2 (90ns@Vdd=3.3V) 1 1: Speed3 (120ns@Vdd=3.3V)	1h	R/W
3	字型ROM 的直接读取 1: 致能 0: 禁能	0h	R/W
2	保留	0h	R/W
1	Scrolling Reset for Start 1: 致能 0: 禁能	0h	R/W
0	保留		

字型ROM的直接读取允许将JRD240128-5D里面的汉字字库的点阵读取出来用于其他用途, 比如打印等功能。

读取的步骤为: 1. 设定REG[02h]Bit3 = 1

2. 写入所需要读取的中文字的内码

3. 连续32次读数据即可读出此汉字的点阵数据

ROM/RAM的读取速度一般取默认值Speed1 60ns

### REG [03h] Advance Display Setup Register (ADSR)

Bit	Description	Default	Access
7-4	保留	8h	R/W
3	设定 Display Data 的顺序, 以Byte 为单位作用 1: 反转整个Byte 内容 0: 正常状态, 不反转内容	0h	R/W
2	设定Common 的自动卷动	0h	R/W

	1: 致能 0: 禁能		
1	设定Segment 的自动平移 1: 致能 0: 禁能	0h	R/W
0	设定选择Common 的卷动或是Segment 的平移模式 1: Segment 的平移 0: Common 的卷动	0h	R/W

## REG [10h] Whole Chip Cursor Control Register (WCCR)

Bit	Description	Text/Graph	Default	Access
7	设定当数据读出DDRAM 时, 光标是否自动移位。 1: 致能(自动移位) 0: 禁能(不自动移位)	Text/Graph	0h	R/W
6	中/英文文字对齐 1: 致能(对齐) 0: 禁能(不对齐) 此功能仅在文字模式时有效, 可以将全角与半角混合显示时作对齐调整。	Text	1h	R/W
5	储存MCU 进来数据(正相/反相)于 DDRAM 1: 直接储存数据于DDRAM 中 0: 存入相反的数据于DDRAM 中	Text/Graph	1h	R/W
4	设定粗体字型(仅文字模式适用) 1: 粗体字型 0: 正常字型	Text	0h	R/W
3	此位用来设定当数据写入DDRAM 时, 光标是否自动移位 1: 致能(自动移位) 0: 禁能(不自动移位)	Text/Graph	1h	R/W
2	光标显示On/Off 设定 1: 设定光标 On 0: 设定光标Off	Text/Graph	1h	R/W
1	光标闪烁控制 1: 光标闪烁, 闪烁时间由缓存器BTMR 来决定 0: 光标不闪烁	Text/Graph	1h	R/W
0	设定光标宽度Mode 1: 会随着输入的数据而变动光标宽度, 当数据为半型时, 光标为一个字节宽度(8 个Pixel), 当数据为全型时, 光标为二个字节宽度(16 个Pixel)。 0: 光标固定为一个字节的宽度(8 个Pixel)	Text	1h	R/W

## REG[10h] bit7 bit3

设置你每次读写数据的时候地址指针是否自动移位, 一般都设置为1, 这样每次连续读写数据的时候(包括写入汉字和图形)不需要每次都设置地址。

**REG[10h] bit6**

此设置仅仅在文本模式下，中英文混排的时候才需要用到，用户可以根据自己的需要设置，建议使用默认值。

**中英文对齐：** 设定REG[10h] bit6 —》1，写入两次“中文文字/图形LCD控制器”，显示如图5-3：



图5-3：中英文对齐

**中英文不对齐：** 设定REG[10h] bit6 —》1，写入一次“中文文字/图形LCD控制器”，再设定REG[10h] bit6 —》0，写入一次“中文文字/图形LCD控制器”，显示如图5-4：

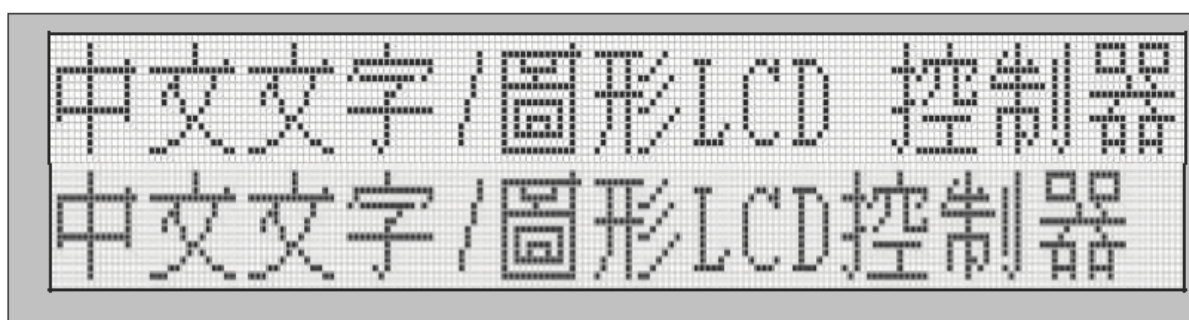


图5-4：中英文不对齐

**REG[10h] bit5**

此设置和WLCR的bit0不一样，这个是在写入数据到DDRAM两面时候设置的，可以设置LCD部分内容反白显示，也可以使汉字反白显示。见图5-5：

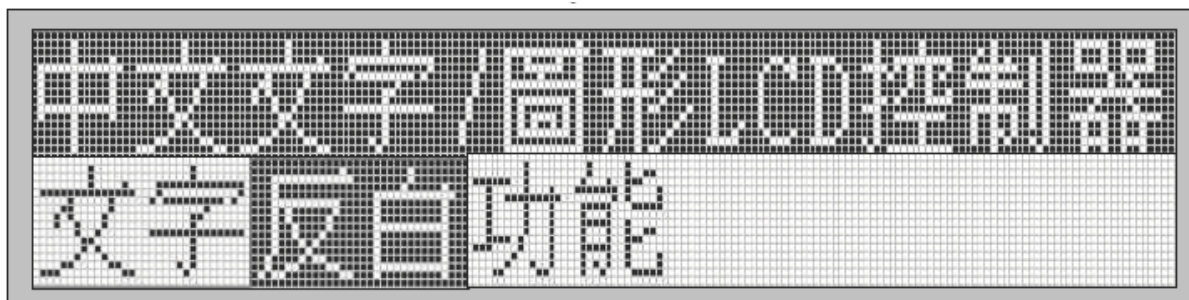


图5-5：汉字反白显示

1. 设定寄存器[10h] bit5=1
2. 写入"文字"的内码，LCD 就可显示出"文字"
3. 设定寄存器[10h] bit5=0
4. 写入"反白"的内码，LCD 就可显示出"反白"字样
5. 设定寄存器[10h] bit5=1
6. 写入"功能"的内码，LCD 就可显示出 "功能"

**REG[10h] bit2**

此设置允许设置写入的文字是否为粗体字，粗体字的效果如图5-6：

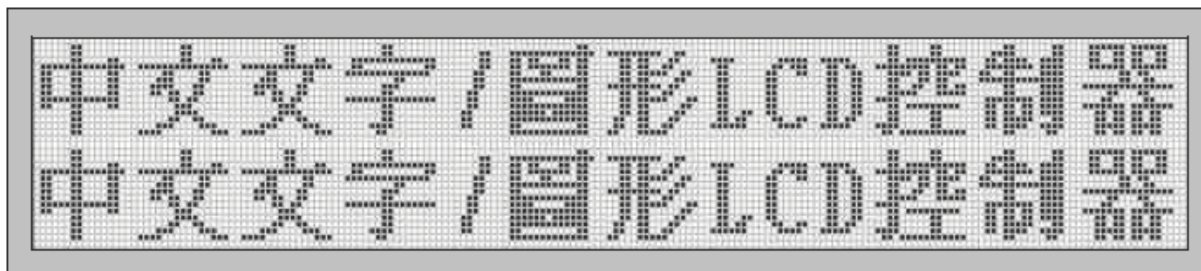


图5-6: 粗体字显示效果

**REG [11h] Distance of Words or Lines Register (DWLR)**

Bit	Description	Default	Access
7-4	设定光标高度	2h	R/W
3-0	设定行与行的距离	2h	R/W

**REG[11h]Bit7-4**设置的屏幕上显示光标的高度，与WCCR的bit0配套使用，可以设置屏幕上光标的形状。如图5-7是宽度为16的时候高度为不同值时候的光标形状，到16x16就是一个方块形状的光标。

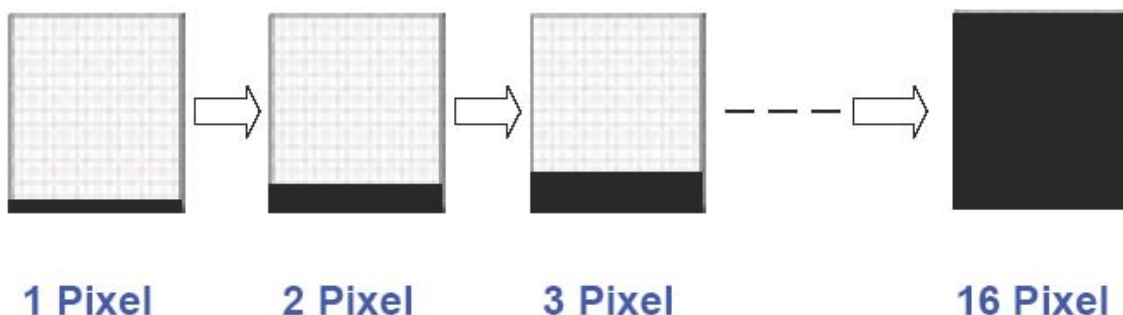


图5-7: 光标的高度

**REG[11h]Bit3-0**设置文本显示的时候行与行直接的间隔。在中文显示的时候，每一行如果有适当的间隔，LCD 的显示画面看起来会比较舒适。JRD240128-5D 行与行相隔的间距设定范围为1~16 Pixel 的高度，使用者可依需求来决定行与行间距的大小，一旦设定后，当每填完一行的中文字，跳到下一行时，其行距会依照先前所设定的间距来显示。

**REG [12h] Memory Access Mode Register (MAMR)**

Bit	Description	Default	Access
7	图形模式时，光标自动移位的方向选择 1: 先水平移动再垂直移动 0: 先垂直移动再水平移动	1h	R/W



<p>6-4</p>	<p>设定选择Display Data RAM 的图层显示模式</p> <p>0 0 1: 只有显示Page1 的图层 (单一上层显示模式)</p> <p>0 1 0: 只有显示Page2 的图层 (单一下层显示模式)</p> <p>0 1 1: 同时显示Page1 和Page2 的图层 (双层模式)</p> <p>0 0 0: 灰阶显示 (Gray Mode), 此模式下每一个点的灰度决定于DDRAM Page1 与Page2 相对映的值。</p> <table style="margin-left: auto; margin-right: auto;"> <tr> <td style="padding: 0 20px;">Page1</td> <td style="padding: 0 20px;">Page2</td> <td style="padding: 0 20px;">灰度</td> </tr> <tr> <td colspan="3" style="text-align: center;">-----</td> </tr> <tr> <td style="text-align: center;">0</td> <td style="text-align: center;">0</td> <td style="text-align: center;">Level1</td> </tr> <tr> <td style="text-align: center;">1</td> <td style="text-align: center;">0</td> <td style="text-align: center;">Level2</td> </tr> <tr> <td style="text-align: center;">0</td> <td style="text-align: center;">1</td> <td style="text-align: center;">Level3</td> </tr> <tr> <td style="text-align: center;">1</td> <td style="text-align: center;">1</td> <td style="text-align: center;">Level4</td> </tr> </table>	Page1	Page2	灰度	-----			0	0	Level1	1	0	Level2	0	1	Level3	1	1	Level4	<p>1h</p>	<p>R/W</p>
Page1	Page2	灰度																			
-----																					
0	0	Level1																			
1	0	Level2																			
0	1	Level3																			
1	1	Level4																			
<p>3-2</p>	<p>在双层模式下图层逻辑关系</p> <p>0 0: Page1 RAM “OR” Page2 RAM</p> <p>0 1: Page1 RAM “XOR” Page2 RAM</p> <p>1 0: Page1 RAM “NOR” Page2 RAM</p> <p>1 1: Page1 RAM “AND” Page2 RAM</p>	<p>0h</p>	<p>R/W</p>																		
<p>1-0</p>	<p>设定Read/ Write 要在哪一个图层运行</p> <p>0 0: 存取Page0 (512B SRAM)的Display Data RAM</p> <p>0 1: 存取Page1 (9.6KB SRAM)的Display Data RAM</p> <p>1 0: 存取Page2 (9.6KB SRAM)的Display Data RAM</p> <p>1 1: 同时存取Page1 和Page2 的Display Data RAM</p>	<p>1h</p>	<p>R/W</p>																		

CA2401288E 提供了双图层的功能, 可经由缓存器REG[12h]来做设定, 并提供4 种(OR, NOR, XOR 和AND) 图层显示模式, 供使用者设定选用。实际的显示效果, 请参考图5-8。

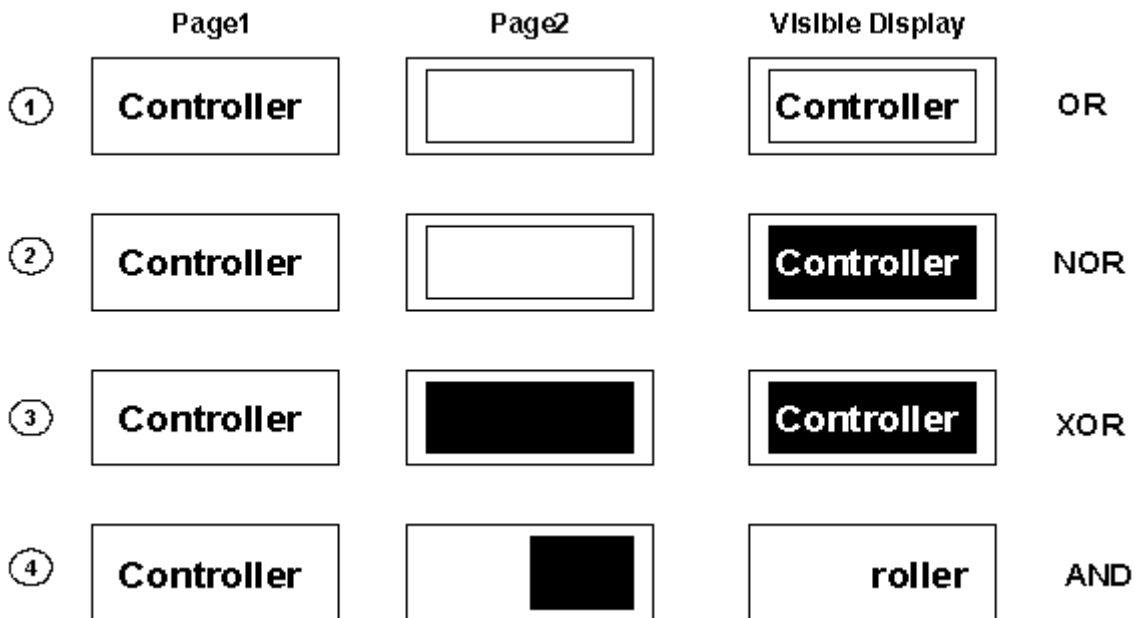


图5-8: 图层显示关系与效果

JRD240128-5D 可利用分时显示的原理达到灰阶显示的效果, 灰阶模式需要同时使用Page1 和Page2 的图层, 在此模式下LCD 每一个点的灰阶效果决定于Display RAM Page1 与Page2 的值。对LCD 的同一点来说, [Page1, Page2] 可以为[0,0], [1,0], [0,1] 或 [1,1], 如果它们的显示不同将会产生不同的灰度效果, 由于是利用分时显示的原理, 为了达到良好的显示质量及避免闪烁必须将Frame Rate 或系统频率提高。

另外还要参考REG [E0h] Pattern Data Register (PNTR)

PNTR = 55h, AAh, 0Fh, F0h, CCh, 33h 或99h 皆表示缓存器Data 中 “1” 和 “0” 的数目一样, 那么灰阶Level2



与Level3 的显示效果是一样的，如果设成这些值只能有3 阶的显示效果，必须让 “1” 的数目多于 “0” 的数目才能有4 灰阶显示的效果。

图 5 - 9 是在屏幕上秀出四灰阶的基本概念，如果Display RAM 的Page1 上半部全部填“00”，下半部全部填“FF”，且Page2 的左半部全部填“00”，右半部全部填“FF”，那么启动灰阶功能后可以在屏幕上秀出四个不同灰阶的方块。

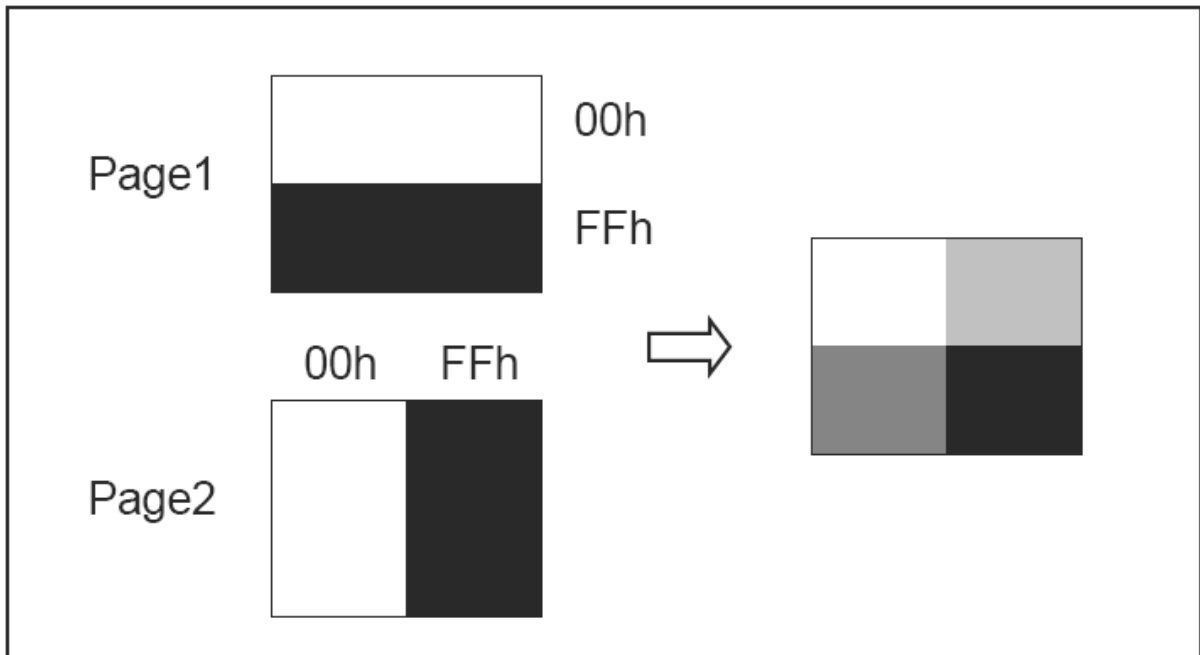


图5-9: 灰阶显示

**REG [20h] Active Window Right Register (AWRR)**

Bit	Description	Default	Access
7-6	保留	0h	R
5-0	设定工作窗口(Active window)右边位置 Segment-Right	27h	R/W

**REG [30h] Active Window Bottom Register (AWBR)**

Bit	Description	Default	Access
7-0	设定工作窗口(Active window) 底边位置 Common-Bottom	EFh	R/W

**REG [40h] Active Window Left Register (AWLR)**

Bit	Description	Default	Access
7-6	保留	0h	R
5-0	设定工作窗口(Active window)左边位置 Segment-Left	0h	R/W

**REG [50h] Active Window Top Register (AWTR)**

Bit	Description	Default	Access
5-0	设定工作窗口(Active window)顶边位置 Common-Top	0h	R/W

**REG [20h, 30h, 40h, 50h]** 四个指令寄存器可作为换行/换页的功能， 可使用户利用这4 个Register 自行设定一个区块为工作窗口。当数据超过窗口的右边界REG [20h, 30h, 40h, 50h] 所设定的值，光标会自动换行(也就是光标会回到工作窗口的左边界REG[40h]所设定的值)，继续将数据写入。当数据写入到工作窗口的右下角时 (REG[20h, 30h]所设定的值)，会自动把光标移到工作窗口的的左上角(REG[40h, 50h] 所设定的值)，继续的将数据填入窗口。

在JRD240128-5D中，这四个指令寄存器所设定的窗口不能超过320x240，在使用过程中，这四个指令寄存器划

分的区域就是工作区域窗口，如果要全屏操作则设置为320x240。

**REG [21h] Display Window Right Register (DWRR)**

Bit	Description	Default	Access
7-6	保留	0h	R/W
5-0	设定显示窗口( <b>Display Window</b> )右边位置 <b>Segment-Right</b> <b>Segment_Right = (Segment Number / 8) - 1</b> JRD240128-5D此参数设置为 ( 320 / 8 ) - 1 = 39 = 27h	27h	R/W

**REG [31] Display Window Bottom Register (DWBR)**

Bit	Description	Default	Access
7-0	设定显示窗口( <b>Display Window</b> ) 底边位置 <b>Common_Bottom</b> <b>Common_Bottom = LCD Common Number - 1</b> JRD240128-5D此参数设置为 240 - 1 = 239 = EFh	EFh	R/W

**REG [41] Display Window Left Register (DWLR)**

Bit	Description	Default	Access
7-0	设定显示窗口( <b>Display Window</b> ) 左边位置 <b>Segment-Left</b> 通常将此缓存器的值设定为 “0h”。	0h	R/W

**REG [51] Display Window Top Register (DWTR)**

Bit	Description	Default	Access
7-0	设定显示窗口( <b>Display Window</b> ) 顶边位置 <b>Common-Top</b> 通常将此缓存器的值设定为 “0h” 。	0h	R/W

REG[21h, 31h, 41h, 51h]是用来设定显示窗口。

**Note:** 寄存器的设定，请遵照以下的规范：

1. DWRR ≥ AWRR ≥ CPXR ≥ AWBR ≥ DWBR
2. DWLR ≥ AWLR ≥ CPYR ≥ AWTR ≥ DWBR

**REG [60h] Cursor Position X Register (CPXR)**

Bit	Description	Default	Access
7-6	保留	0h	R
5-0	设定光标 <b>Segment</b> 地址	0h	R/W

**REG [70h] Cursor Position Y Register (CPYR)**

Bit	Description	Default	Access
7-0	设定光标Common地址	0h	R/W

寄存器[60h]CPXR 的 Bit[5..0]用来设定光标的 Segment 地址，光标的 Segment 地址是以每 8-Bit 为单位，例如，想在 LCD Panel 的左上角秀出“控”，则必须设定光标寄存器 CPXR = 00h，CPYR = 00h，又例如想在 Panel 的左上角第三个全角位置秀出“制”，则必须设定光标寄存器 CPXR = 04h，CPYR = 00h，同理，想在 Panel 的左上角第二行第一个全角位置秀出“器”，则必须设定光标寄存器 CPXR = 00h，CPYR = 10h，请参考图 5-10。

不论文字或是绘图模式，都是使用寄存器[60h]CPXR 与[70h]CPYR 来设定光标的地址。

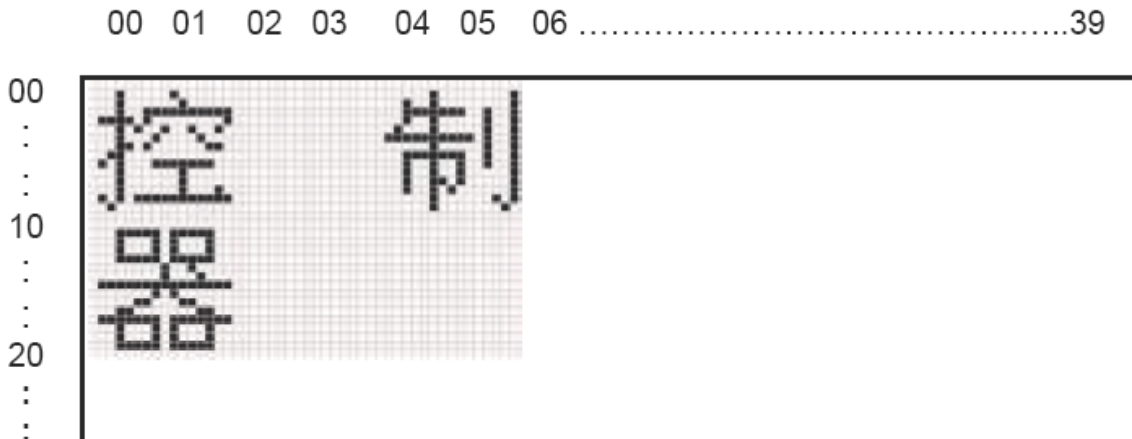


图5-10: 光标位置设置示例

**REG [61h] Begin Segment Position Register (BGSg)**

Bit	Description	Default	Access
7-6	保留	0h	R/W
5-0	显示 Segment 开始的位置	0h	R/W

REG[61h]设置Segment起始边界的值，一般使用默认值0

**REG [71h] Shift action range, Begin Common Register (BGCM)**

Bit	Description	Default	Access
7-0	在水平移动模式下，设定区块移动的起始Common位置	0h	R/W

**REG [72h] Shift action range END Common Register (EDCM)**

Bit	Description	Default	Access
7-0	在水平移动模式下，设定区块移动的结束Common位置	0h	R/W

在屏幕所显示的文字可以作水平移动，须由寄存器[03h]来做设定。该项功能可达到左右的水平移动，每次移动的刻度为1个Byte。另外，还可透过寄存器[71h, 72h]来设定屏幕的区块文字水平移动。



图5-11：水平卷动效果

```
WriteCommand(0x80,0x05); //设定水平或垂直卷动速度
WriteCommand(0x71,0x00); //设定 REG[71]区块 Y1 坐标
WriteCommand(0x72,0x00); //设定 REG[72]区块 Y2 坐标
WriteCommand(0x03,0x83); //设定 REG[03]:bit[1,0]="11"
//此时屏幕将以 Y1/Y2 设定的区块做水平卷动
```

在屏幕所显示的文字可以作垂直卷动，须由缓存器[03h]来做设定。该项功能可达到上下的垂直卷动，每次移动的刻度为1个像素(Pixel)。如图5-12所示，可作卷动的效果



图5-12：垂直卷动效果

**REG [80h] Blink Time Register (BTMR)**

Bit	Description	Default	Access
7-0	光标闪烁时间设定 闪烁时间 = [80h]Bit[7..0] x (1/Frame_Rate) Frame Rate 的设定是通常依照LCD 面板所提供的最佳值。	33h	R/W

**REG [81h] Frame Rate Polarity Change at Common\_A Register (FRCA)**

Bit	Description	Default	Access
7-0	在N_line inversion 模式下, 可设定FRM 要变换极性的起始Common 位置	0h	R/W

**REG [91h] Frame Rate Polarity Change at Common\_B Register (FRCB)**

Bit	Description	Default	Access
7-0	在N_line inversion 模式下, 可设定FRM 要变换极性的结束Common 位置	0h	R/W

**REG [90h] Shift Clock Control Register (SCCR)**

Bit	Description	Default	Access
7-0	设定 XCK 讯号周期 <b>SCCR = (SCLK x DW) / (Seg x Com x FRM)</b> SCLK: JRD240128-5D 系统频率(System Clock) ( 单位: Hz) DW: LCD 驱动器的Data Bus 宽度(单位: Bit) Seg: LCD 面板的Segment 大小(单位: Pixel) Com: LCD 面板的Common 大小 (单位: Pixel) FRM: LCD 面板的Frame Rate(单位: Hz) 限制条件: LCD 的Data Bus 为4it, SCCR ≥ 4	4h	R/W

JRD240128-5D建议使用System Clock 8MHz, XCK信号周期设置为0x0C

1. 系统频率(SCLK) = 8MHz
  2. LCD 驱动器 的Data Bus 宽度(DBW) = 4Bit
  3. 使用320 x 240的LCD 面板, Column = 320, Row = 240
  4. LCD 面板的Frame Rate 为70Hz
- 则SCCR = (8MHz x 4) / (320 x 240 x 70) = 5.9  
所以建议设定SCCR = 6 = 06h

JRD240128-5D提供一中断信号线(INT)用来表示有三种中断讯息可能发生:

1. 假如光标Segment 地址缓存器(CPXR)与Segment 中断地址缓存器(INTX)值相同, 发生中断。
2. 假如光标Common 地址缓存器(CPYR)与Common 中断地址缓存器(INTY)值相同, 发生中断。
3. 触控屏幕侦测到被Touch, 发生中断。

这三种中断都可以单独被致能或禁能, 而中断的设定与中断讯息可有由缓存器[A0h] INTR 来控制与读取。

此外JRD240128-5D提供一忙碌(Busy)信号线, 用来表示LCM内部DDRAM 与ROM 的存取状态是否因Busy 而暂时无法接收MCU 来的Command。此BUSY Pin 通常与MCU 的I/O 端连接, MCU 在对LCM做存取前可以先判断LCM是否可以接受存取动作(Available)。也可以不使用Busy脚来节约IO口资源, 但是要在相应的程序后面加上延时。比如清屏和字体放大显示, 这两个功能需要加延时, 这个在后面的示例程序中已经有体现。

以下是相关的指令寄存器说明：

### REG [A0h] Interrupt Setup & Status Register (INTR)

Bit	Description	Default	Access
7	<b>Key Scan 中断标志</b> 1: Key Scan 有侦测到按键输入 0: Key Scan 没有侦测到按键输入	0h	R (Read Clear)
6	<b>触摸屏幕侦测</b> 1: 触摸屏幕有侦测到接触(Touch) 0: 触摸屏幕未侦测到接触(Touch)	0h	R (Read Clear)
5	<b>光标行(Column)状态</b> 1: 光标的Column 等于缓存器INTX 0: 光标的Column 不等于缓存器INTX	0h	R (Read Clear)
4	<b>光标列(Row)状态</b> 1: 光标列等于缓存器INTY 0: 光标列不等于缓存器INTY	0h	R (Read Clear)
3	<b>Key Scan 中断屏蔽控制</b> 1: 致能Key Scan 中断 0: 禁能Key Scan 中断	0h	R/W
2	<b>触摸屏幕中断屏蔽</b> 1: 如果触摸屏幕被侦测到, 则产生中断输出。 0: 如果触摸屏幕被侦测到, 亦不产生中断输出。	0h	R/W
1	<b>设定缓存器[B0h]INTX 是否发生中断</b> 1: 致能INTX 中断 0: 禁能INTX 中断	0h	R/W
0	<b>设定缓存器[B1h]INTY 是否发生中断</b> 1: 致能INTY 中断 0: 禁能INTY 中断	0h	R/W

### REG [B0h] Interrupt Column Setup Register (INTX)

Bit	Description	Default	Access
7-6	保留	0h	R
5-0	<b>设定行 (Column) 地址中断</b> 假如光标位置 X 缓存器(CPXR)=INTX, 中断发生。	27h	R/W

### REG [B1h] Interrupt Row Setup Register (INTY)

Bit	Description	Default	Access
7-0	<b>设定列 (Row) 地址中断</b> 假如光标位置Y 缓存器(CPYR)=INTY, 中断发生。	EFh	R/W

### REG [C0h] Touch Panel Control Register (TPCR)

7	<b>触摸屏幕功能启动</b> 1: 致能 0: 禁能	1h	R/W
6	<b>触摸屏幕数据输出</b> 1: 致能触摸屏幕数据输出 0: 禁能触摸屏幕数据输出	1h	R/W

5	保留	0h	R/W
4	触摸屏自动/手动扫瞄 1: 自动 0: 手动	1h	R
3-0	触摸屏控制位 Bit3 control SW3 ON/OFF(1/0) Bit2 control SW2 ON/OFF(1/0) Bit1 control SW1 ON/OFF(1/0) Bit0 control SW0 ON/OFF(1/0)	图	R/W

**REG [C1h] ADC Status Register (TPSR/ADCS)**

Bit	Description	Default	Access
7	<b>ADC 数据转换完成指示</b> 1: ADC 数据转换已完成 0: ADC 数据转换未完成	0h	R/W
6	<b>触摸事件的侦测指示</b> 1: 有被触摸 0: 没被触摸	0h	R/W
5	此位必须为“1”	1h	R/W
4	保留	0h	R/W
3-2	<b>设定ADC 的时脉转换速度</b> 0 0: SCLK/32 0 1: SCLK//64 1 0: SCLK/128 1 1: SCLK/256	2h	R/W
1-0	保留	2h	R/W

**REG [C8h] Touch Panel Segment High Byte Data Register (TPXR)**

Bit	Description	Default	Access
7-0	储存触摸屏行的高字节(bit9~2)数据	80h	RO

**REG [C9h] Touch Panel Common High Byte Data Register (TPYR)**

Bit	Description	Default	Access
7-0	储存触摸屏列的高字节(bit9~2)数据	80h	RO

**REG [CAh] Touch Panel Segment/Common Low Byte Data Register (TPZR)**

Bit	Description	Default	Access
7-6	储存触摸屏行的低字节(bit1~0)数据	0h	RO
5-4	保留	0h	
3-2	储存触摸屏列的低字节(bit1~0)数据	0h	RO
1-0	保留	0h	

电阻式触摸面板是由两层极薄的电阻面板组成，如图 5-13 所示，两层面板之间有一个很小的间距，当有外力在面板上的某一点压下去时，会在施力点造成两层电阻接触，也就是短路(Short)，而两层电阻面板的端点

都各有电极,如图 5-14 所示 YU, YD, XL, XR ,因此配合一些开关就可侦测出面板上哪一相对位置被 Touch。

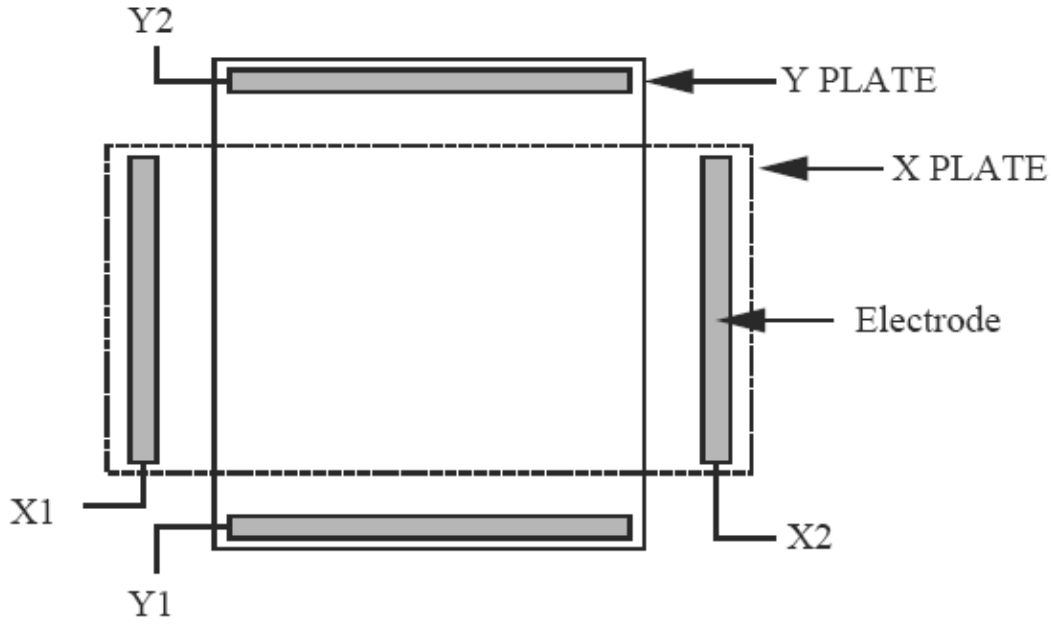


图 5-13: 触摸面板

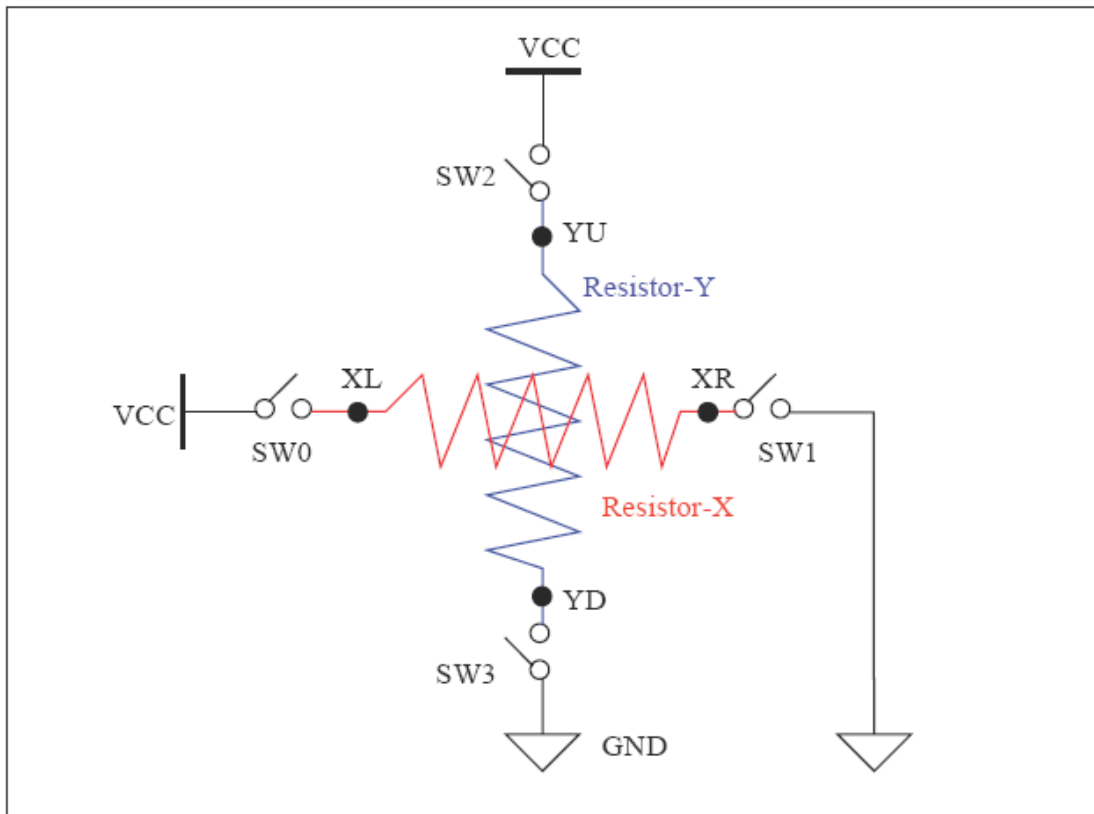


图 5-14: 触摸面板与侦测开关

在图 5-15 中, 设定开关 SW2 与 SW3 是 OFF(Open), SW0 与 SW1 是 ON(Close), 当有外力在面板上的某一点压下去时, 由 YU 点取得电压接到 ADC(Analog to Digital Converter), 就可以得到被 Touch 点的 X 坐标相对位置。



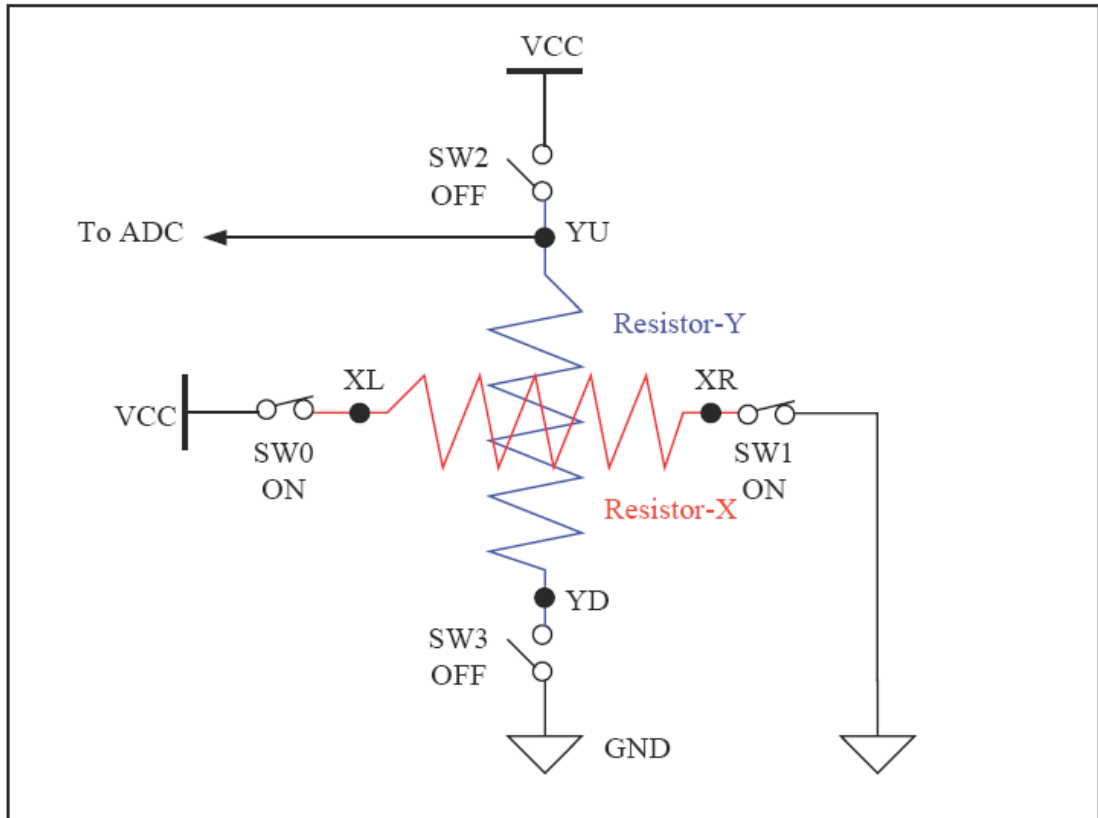


图 5-15: 读取 X 坐标

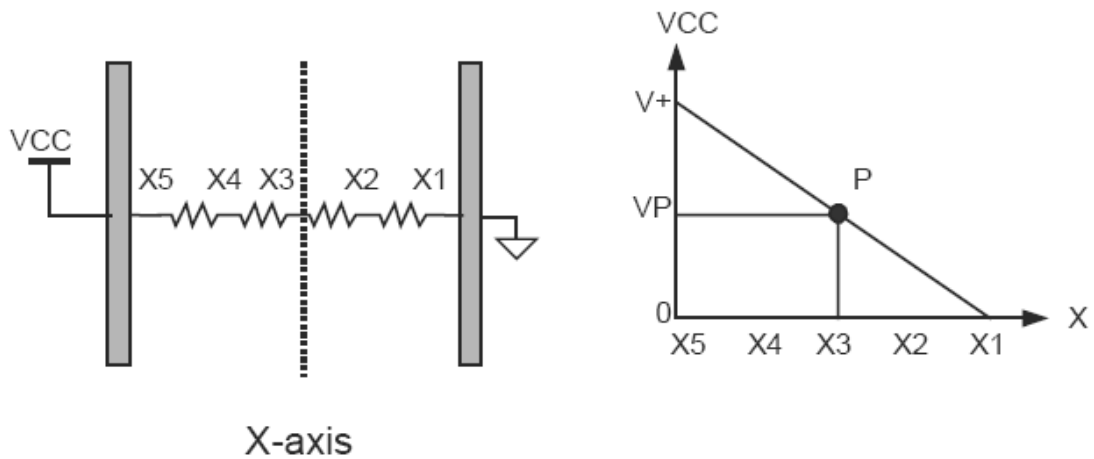


图 5-16: X 方向上电阻的分压

在图 5-15 中，因为开关 SW2 与 SW3 是 OFF，因此 YD 点是 Floating，所以当有外力在面板上的某一点压下去时，YU 上的电压事实上就是 X 的 Panel(也就是电阻)上的分压结果，压在面板上的不同一点，就会得到不同的分压值，如图 5-16 所示。

同理，在图 5-17 中，设定开关 SW0 与 SW1 是 OFF(Open)，SW2 与 SW3 是 ON(Close)，当有外力在面板上的某一点压下去时，由 XL 点取得电压接到 ADC(Analog to Digital Converter)，就可以得到被 Touch 点的 Y 坐标相对位置。一般说来许多触摸面板都是贴在 LCD 面板上面，因此在程序设计上如果重复图 5-16 与 5-16 的读取步骤就可以顺利得知被 Touch 的点是在屏幕上的哪一位置

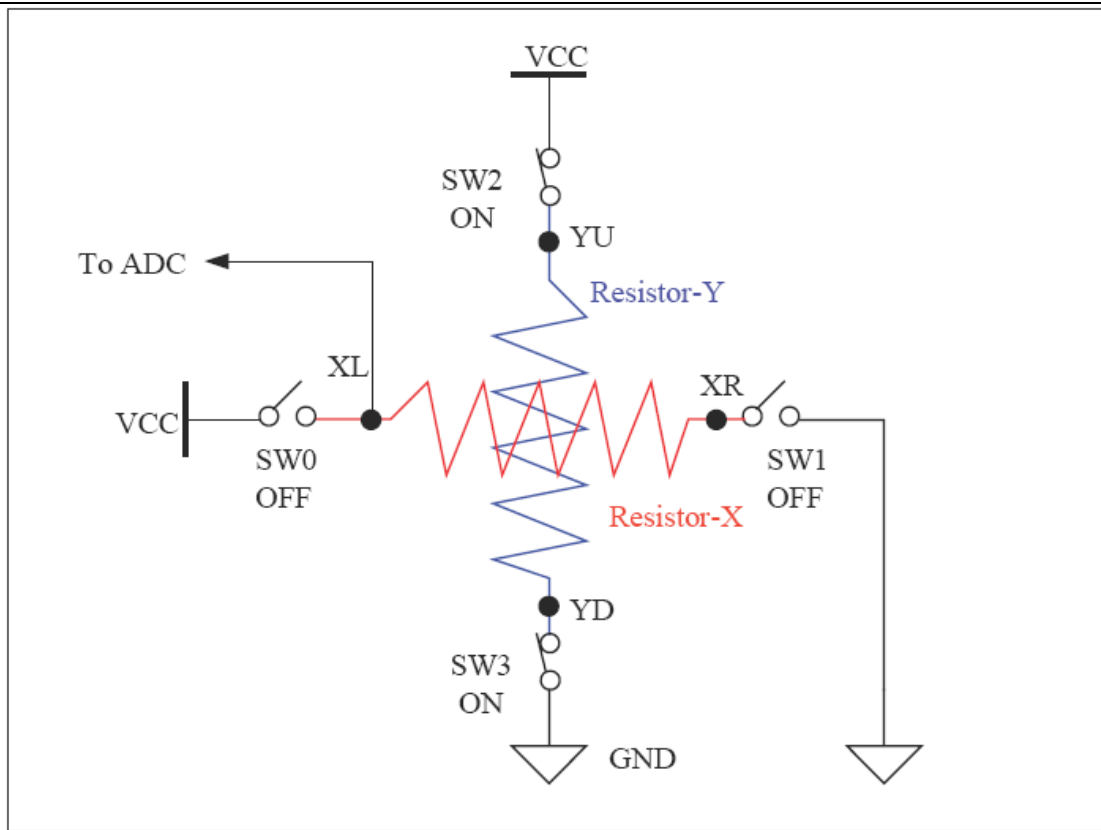


图 5-17: 读取 Y 坐标

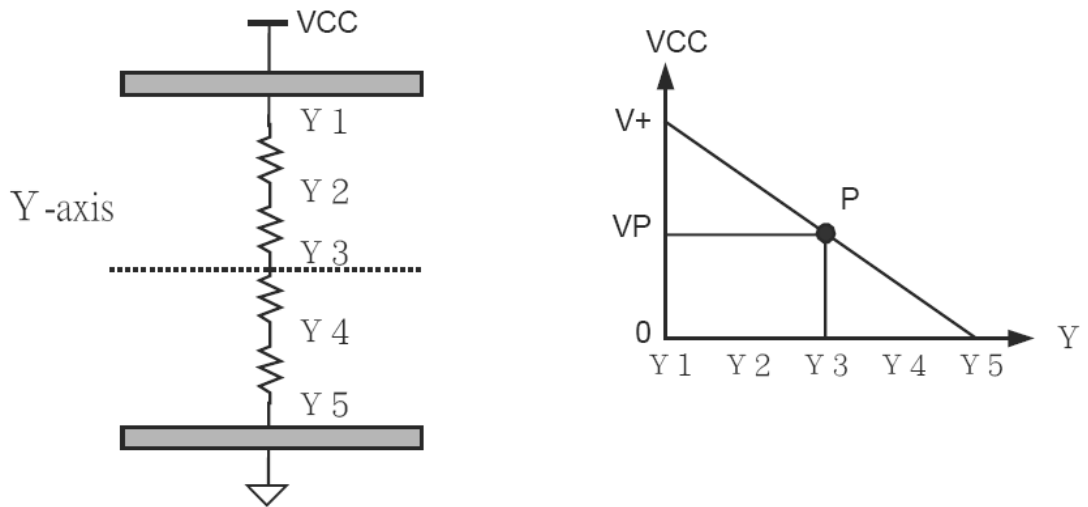


图 5-18: Y 方向上电阻的分压

在图 5-17 中, 因为开关 SW0 与 SW1 是 OFF, 因此 XR 点是 Floating, 所以当有外力在面板上的某一点压下去时, XL 上的电压事实上就是 Y 的 Panel(也就是电阻)上的分压结果, 压在面板上的不同一点, 就会得到不同的分压值, 如图 5-18 所示。

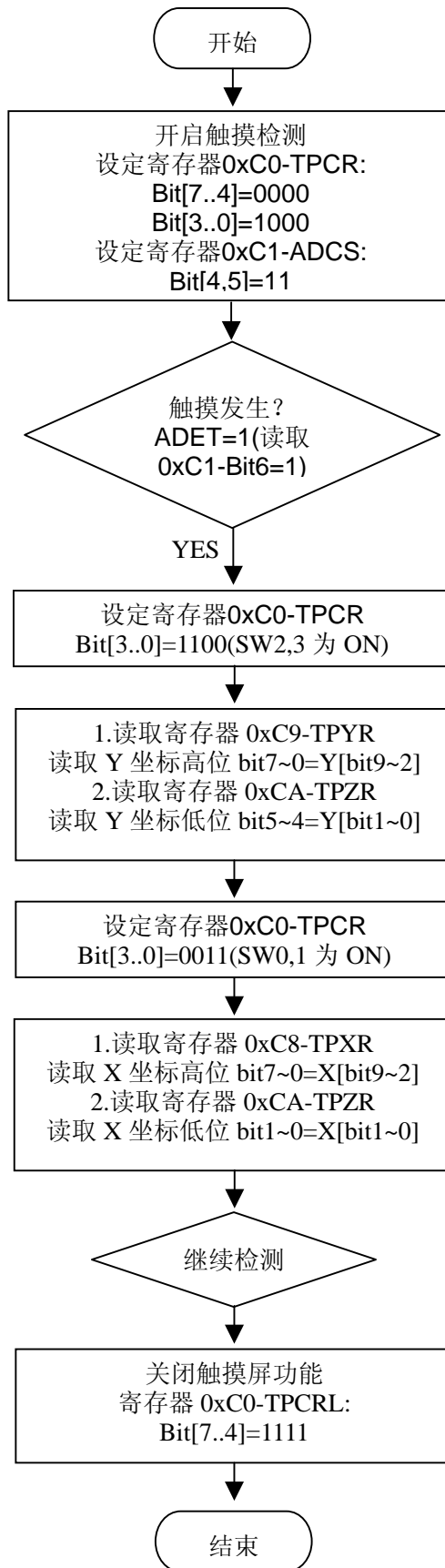


图5-19: 触摸屏读取坐标的流程图

**REG [D0h] LCD Contrast Control Register (LCCR)**

Bit	Description	Default	Access
7	<b>LCD 亮度控制(DAC 功能)</b> 1: 禁能 0: 致能	1h	R/W
6-5	保留	0h	
4-0	设定LCD 对比度的值 0 0 0 0 0b (Min.) : : : 1 1 1 1 1b (Max.)	0Fh	R/W

JRD240128-5D可以软件设置对比度, 从0到31共32级别, 对比度是随着此指令寄存器的设置数值越大而越大的, 建议使用0x0C (12)。

**REG [E0h] Pattern Data Register (PNTR)**

Bit	Description	Default	Access
7-0	<b>(1) 设定写入到DDRAM 的数据</b> 当缓存器[F0h]的bit3 为 '1', JRD240128-5D内部将自动读取本缓存器[E0h] 的Data, 然后全部填写到DDRAM 内, 之后缓存器[F0h]的bit3 被清除为 '0'。 <b>(2) Display Times of Gray Mode</b> 在于灰阶模式下(缓存器MAMR bit[6..4] = 000) , 此缓存器用来控制灰阶显示效果, "1" 与 "0" 的数目代表显示比率, 请参考下面的说明。	0h	R/W

## REG [F0h] Font Control Register (FNCR)

Bit	Description	Text/Graph	Default	Access
7	<b>字型ROM 的转换电路控制</b> 1: 致能 0: Bypass		1h	R/W
6	<b>字型ROM 的地址空间选择</b> 当bit5~4 设定 "00"→ ROM Mode0, 该位可以用来选择上或下的256KB ROM 的地址空间。 1: 选择下部256KB 字型ROM 0: 选择上部256KB 字型ROM		0h	R/W
5-4	<b>字型ROM 的字型选择</b> 0 0: 选择简体 (GB) 字型 (256KB, Mode0) 0 1: 选择繁体 (BIG5) 字型 (512KB, Mode1) 1 0: 选择简体 (GB) 字型 (512KB, Mode2)		1h	R/W
3	<b>填写PNTR 的数据到DDRAM</b> 1: 开始写入 0: 未动作 当FDA 为 '1', JRD240128-5D 内部将自动读取PNTR 的Data , 填写到DDRAM 内(Range:[AISR, AICR] ~ [AXSR, AXCR]), 之后此位会被自动清除为 '0'。	Graph	0h	R/W
2	<b>强制为ASCII 解码</b> 1: 所有输入的Data, 都以ASCII 解码(00~FFh) 0: RA8803/22 会先检视输入Data 的第一个字节, 介于00~9Fh, 视为ASCII (半角字) A0~FFh, 视为GB/BIG5 (全角字)	Text	0h	R/W (Auto Clear)
1-0	<b>4 种ASCII 区块选择</b> 0 0: ASCII 选择区块0, Latin_1 0 1: ASCII 选择区块1, Latin_2 1 0: ASCII 选择区块2, Latin_3 1 1: ASCII 选择区块3, Latin_4		2h	R/W

寄存器[F0h]是用来设定与字型ROM 相关的功能, Bit6 就是如前面所述用来选择显示的字形是使用内部字型ROM 或是外部字型ROM。当使用者JRD240128-5D时, 必须将Bit[5..4]设成 "10" 才能正确显示简体字型。ASCII区块选择是为了提供更多的可以可以选择ASCII图案, 可以做一些小动画, 比如鼠标等待、时钟运行等。而当使用ASCII显示英文和数字的时候, 必须选择区块0, 否则无法正常显示。

ASCII各区块列表:

b5-b0	0000	0001	0010	0011	0100	0101	0110	0111	1000	1001	1010	1011	1100	1101	1110	1111
b7-b4	0000	0001	0010	0011	0100	0101	0110	0111	1000	1001	1010	1011	1100	1101	1110	1111
0000		☺	☹	♣	♠	♣	♠	♣	♠	♣	♠	♣	♠	♣	♠	♣
0001	▶	◀	♣		¶	§	—	±	↑	↓	→	←	↵	↻	▲	▼
0010		!	"	#	\$	%	&	'	(	)	*	+	,	-	.	/
0011	0	1	2	3	4	5	6	7	8	9	:	;	<	=	>	?
0100	@	A	B	C	D	E	F	G	H	I	J	K	L	M	N	O
0101	P	Q	R	S	T	U	V	W	X	Y	Z	[	\	]	^	_
0110	`	a	b	c	d	e	f	g	h	i	j	k	l	m	n	o
0111	p	q	r	s	t	u	v	w	x	y	z	{		}	~	
1000	Ç	ü	ê	â	ä	ã	ç	ê	ë	ë	ï	î	ï	Ä	Å	
1001	É	æ	œ	ô	ö	ö	û	ü	ö	ü	φ	£	¥	ℳ	ƒ	
1010	ã	î	õ	ü	ñ	Ñ	≡	°	¿	¬	‰	‰	¡	«	»	
1011	▒	▒	▒	▒	▒	▒	▒	▒	▒	▒	▒	▒	▒	▒	▒	▒
1100	▒	▒	▒	▒	▒	▒	▒	▒	▒	▒	▒	▒	▒	▒	▒	▒
1101	▒	▒	▒	▒	▒	▒	▒	▒	▒	▒	▒	▒	▒	▒	▒	▒
1110	α	β	Γ	π	Σ	σ	μ	τ	ϑ	θ	Ω	δ	∞	∅	ε	π
1111	≡	±	≥	≤	∫	∫	÷	≈	°	.	.	√	n	²	■	

ASCII区块0

b5-b0	0000	0001	0010	0011	0100	0101	0110	0111	1000	1001	1010	1011	1100	1101	1110	1111
b7-b4	0000	0001	0010	0011	0100	0101	0110	0111	1000	1001	1010	1011	1100	1101	1110	1111
0000	€	‚	ƒ	„	…	†	‡	¸	%	€	<	œ	¸	¸	¸	¸
0001		¸	¸	¸	¸	•	–	–	¸	¸	¸	¸	œ	¸	¸	¸
0010		ı	ı	ı	ı	ı	ı	ı	ı	ı	ı	ı	ı	ı	ı	ı
0011	°	ı	ı	ı	ı	ı	ı	ı	ı	ı	ı	ı	ı	ı	ı	ı
0100	À	Á	Â	Ã	Ä	Å	Æ	Ç	È	É	Ê	Ë	Ì	Í	Î	Ï
0101	Ð	Ñ	Ò	Ó	Ô	Õ	Ö	×	Ø	Ù	Ú	Û	Ü	Ý	Þ	ß
0110	à	á	â	ã	ä	å	æ	ç	è	é	ê	ë	ì	í	î	ï
0111	ð	ñ	ò	ó	ô	õ	ö	÷	ø	ù	ú	û	ü	ý	þ	ÿ
1000																
1001																
1010	°	ı	ı	ı	ı	ı	ı	ı	ı	ı	ı	ı	ı	ı	ı	ı
1011	°	ı	ı	ı	ı	ı	ı	ı	ı	ı	ı	ı	ı	ı	ı	ı
1100	Ŕ	Ŗ	Ÿ	Ź	Ł	Œ	Œ	Œ	Œ	Œ	Œ	Œ	Œ	Œ	Œ	Œ
1101	Ð	Ñ	Ò	Ó	Ô	Õ	Ö	×	Ø	Ù	Ú	Û	Ü	Ý	Þ	ß
1110	ð	ñ	ò	ó	ô	õ	ö	÷	ø	ù	ú	û	ü	ý	þ	ÿ
1111	đ	ñ	ò	ó	ô	õ	ö	÷	ø	ù	ú	û	ü	ý	þ	ÿ

ASCII区块1

b3-b0	0000	0001	0010	0011	0100	0101	0110	0111	1000	1001	1010	1011	1100	1101	1110	1111
b7-b4																
0000																
0001																
0010		井	〃	井	〃	井	〃	井	〃	井	〃	井	〃	井	〃	井
0011	°	卅	卅	卅	卅	卅	卅	卅	卅	卅	卅	卅	卅	卅	卅	卅
0100	A	A	A	A	A	A	A	A	E	E	E	E	I	I	I	I
0101		N	O	O	O	G	O	X	G	U	U	U	U	U	S	B
0110	ā	ā	ā	ā	ā	ā	ā	ā	ē	ē	ē	ē	ī	ī	ī	ī
0111	ñ	ñ	ñ	ñ	ñ	ñ	ñ	ñ	ū	ū	ū	ū	ü	ü	ü	ü
1000																
1001																
1010		A	K	R	H	I	L	°	S	E	G	F	-	N	-	
1011	°	ā	ā	ā	ā	ā	ā	ā	ē	ē	ē	ē	ī	ī	ī	ī
1100	A	A	A	A	A	A	A	E	E	E	E	E	I	I	I	I
1101	θ	N	O	K	O	O	O	X	θ	U	U	U	U	U	U	B
1110	ā	ā	ā	ā	ā	ā	ā	ā	ē	ē	ē	ē	ī	ī	ī	ī
1111	đ	ñ	ñ	ñ	ñ	ñ	ñ	ñ	ū	ū	ū	ū	ü	ü	ü	ü

ASCII区块2



b3-b0	b7-b4															
	0000	0001	0010	0011	0100	0101	0110	0111	1000	1001	1010	1011	1100	1101	1110	1111
0000																
0001																
0010																
0011																
0100																
0101																
0110																
0111																
1000																
1001																
1010																
1011																
1100																
1101																
1110																
1111																

ASCII区块3

REG [F1h] Font Size Control Register (FVHT)

Bit	Description	Default	Access
7-6	设定字型水平的大小 0 0: 一倍 0 1: 二倍 1 0: 三倍 1 1: 四倍	0h	R/W
5-4	设定字型垂直的大小 0 0: 一倍 0 1: 二倍 1 0: 三倍 1 1: 四倍	0h	R/W
3-0	保留	Fh	R/W

JRD240128-5D 内建有512KByte 的中文显示字型ROM(Font ROM), 全角16x16 中文与8x16 的ASCII 半型字型。除了内建的8x16 和16x16 的字号外, 还提供字型放大的功能, 可利用REG[F1h]bit7~4 的设定, 将显示字号放大到32x32 或48x48, 64x64。下图是表示16x16 的字型放大到32x32。

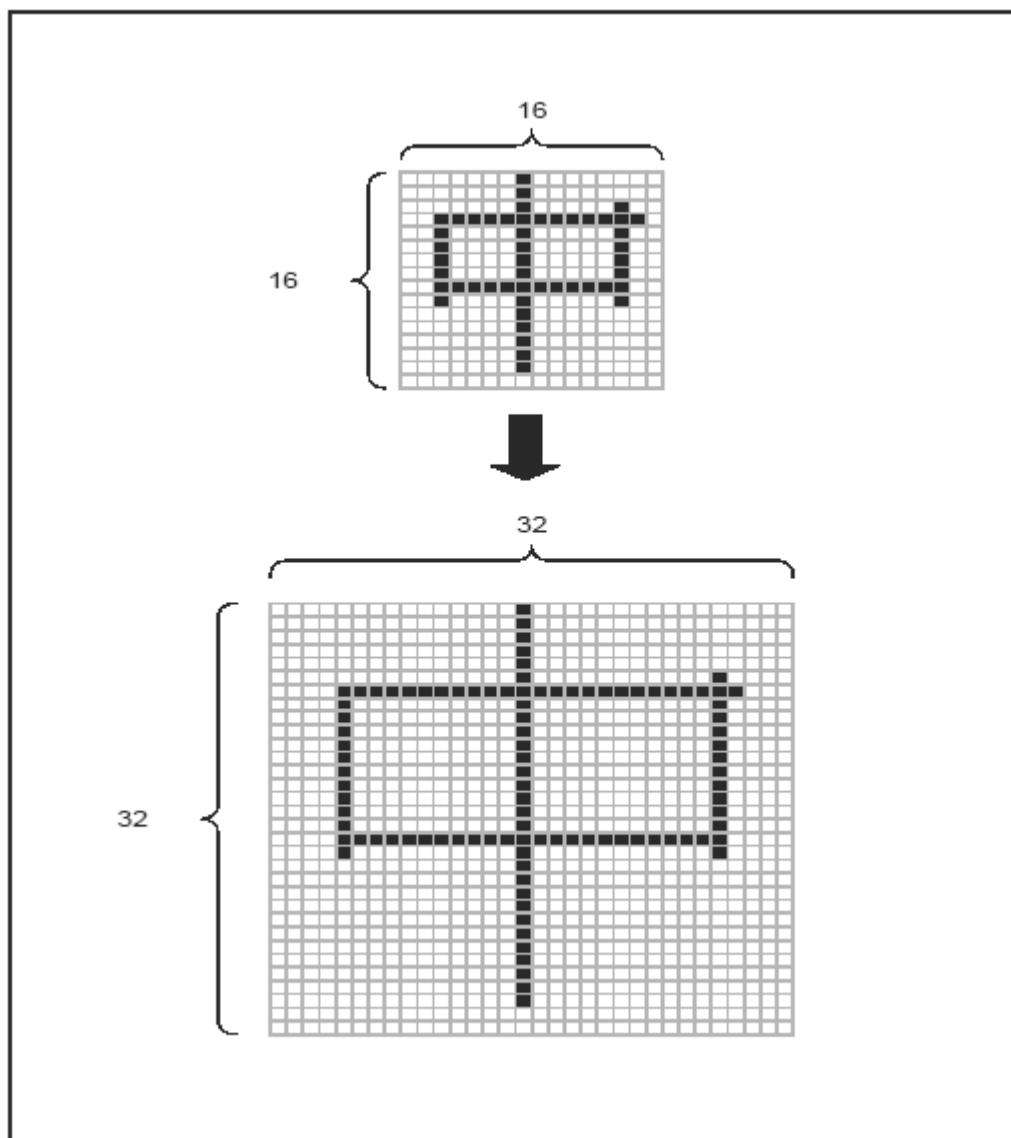
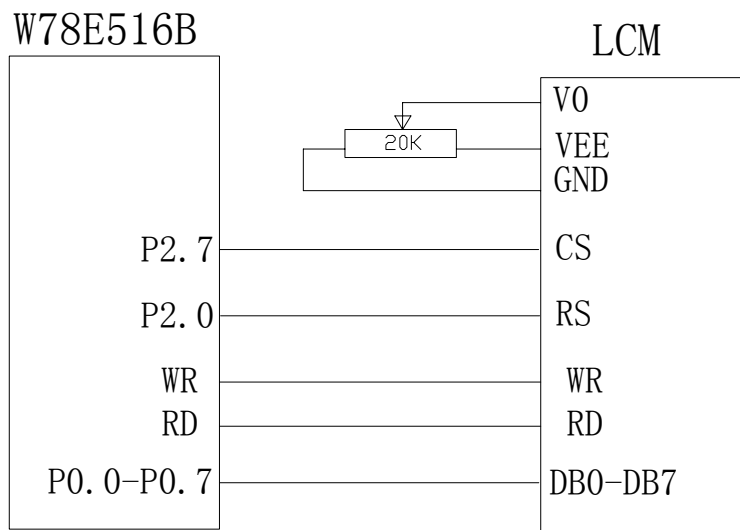


图5-13: 字体放大效果

八、屏幕显示与 DDRAM 地址映射关系 (DDRAM 地址表)

	SEG1~SEG8	SEG9~SEG16	.....	SEG205~SEG212	SEG213~SEG240
COM1	00H	01H	.....	1CH	1DH
COM2	1EH	1FH	.....	3AH	3BH
.....	.....	.....	.....	.....	.....
COM127	2274H	2275H	.....	2290H	2291H
COM128	2292H	2293H	.....	257FH	2580H

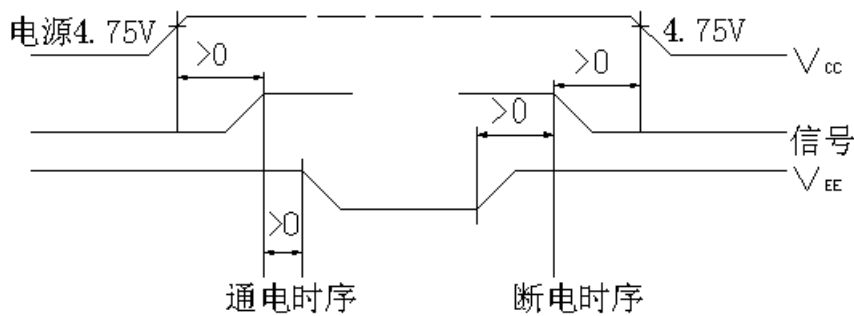
九、示例接口电路：(直接访问)



十. 程序示例 略

## 十一. 液晶显示模块使用注意事项

1. 请勿随意自行加工、整修、拆卸。
2. 避免对液晶屏表面施加压力。
3. 不要用手随意去摸外引线、电路板上的电路及金属框。
4. 如必须直接接触时，应使人体与模块保持同一电位，或将人体良好接地。
5. 焊接使用的烙铁、操作用的电动改锥等工具必须良好接地，没漏电。
6. 严防各种静电。
7. 模块使用接入电源及断开电源时，必须按图时序进行。即必须在正电源( $5 \pm 0.25V$ )稳定接入后，才能输入信号电平。如在电源稳定接入前，或断开后就输入信号电平，将会损坏模块中的集成电路，使模块损坏。



8. 点阵模块在调节时，应调整 VEE 至最佳对比度、视角时为止。如果 VEE 调整过高，不仅会影响显示，还会缩短液晶的寿命。
9. 模块表面结雾时，不要通电工作，因为这将引起电极化学反应产生断线。
10. 模块要存储在暗处（避阳光），温度在 $-10^{\circ}\text{C} \sim +35^{\circ}\text{C}$ ，湿度在RH60%以上的地方。如能装入聚乙烯口袋（最好有防静电涂层）并将口封住最好。